

NOTE:

[illegible]

Model No.	9821	Stock No.	
Title	FINAL TEST PROCEDURE - SYSTEM TEST		
Description			Date 12. August 1974
By	Dezider Hulko		Sheet No. 1 of 5
Supersedes			Drwg. No. A-09821-95000-1

FINAL TEST PROCEDURE

9821 SYSTEM TEST

=====

1.1. ALLGEMEINES
=====

Diesen Test müssen alle 9821 passieren, die von
-hp- GmbH verkauft werden.

1.2. TEST METHODE

Peripherie Geräte werden mit ET 7092 nachgebildet.
Ein absolutes Programm steuert den Datenfluß vom
Calculator zu ET 7092 und übernimmt auch den
Vergleich von geänderten Daten die von ET 7092
zurückgegeben werden.

1.3. TEST GERÄTE

- a) Vier ET 7092 eingestellt auf Select Code 1, 2, 4, 8
- b) System test cassette.

				TITLE FINAL TEST PROCEDURE 9821 SYSTEM TEST	
				BY Dezider Hulko	DATE 12. August 1974
				APPROVED	SHEET NO 2 OF 5
LTR	PC NO	APPR.	DATE	SUPERSEDED	DWG. NO A-09821-95000-1

1.4
THEORIE

Test besteht aus 6 Teilen.
Einzelheiten über den Ablauf sind aus dem Flußdiagramm 1.5 zu entnehmen.

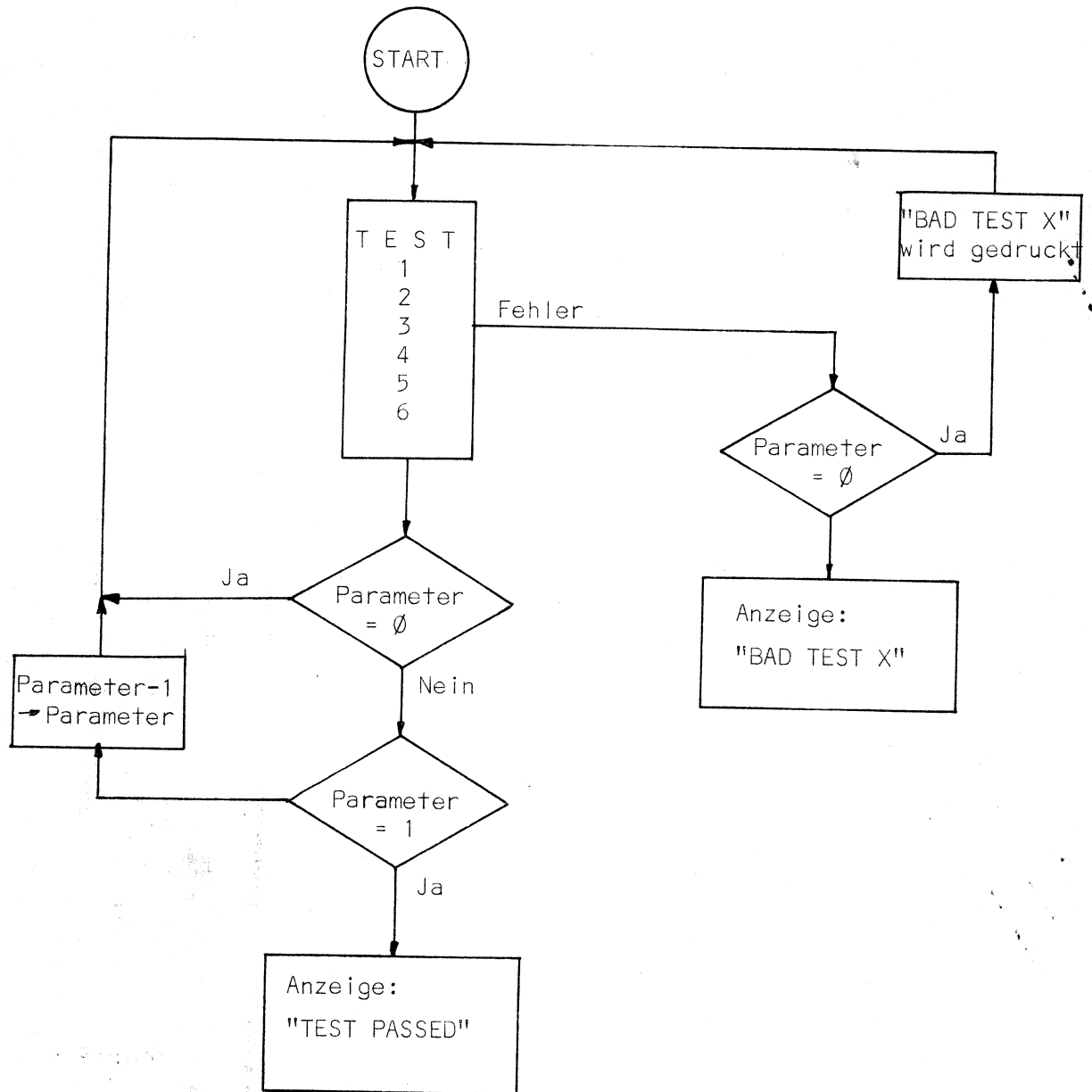
- a) Test No. 1 - Select Code Test
Geprüft wird, ob ET's mit SC 1, 2, 4, 8 ansprechbar sind. Zusätzlich werden alle anderen select codes auf nicht vorhandensein geprüft.
- b) Test No. 2 - Pattern test
Verschiedene Datenmuster werden zu ET 7092 geleitet und geprüft, ob von ET 7092 das jeweils invertierte Muster eingelesen werden kann.
- c) Test No. 3 - STC 1, C Instruction Test
Das Control Signal (CEO) wird nur kurz angelegt, trotzdem müssen die Daten richtig eingelesen werden.
- d) Test No. 4 - OTA Ø Test
8 bit Übertragung wird getestet.
- e) Test No. 5 STF 1 TEST
Das Einlesen von STATUS bits mit Instruction STF wird überprüft.
- f) Test No. 6 - Interrupt Test
Die Schaltung für Interrupt Process an ET 7092 wird freigegeben und das Programm will Fehler anzeigen.
ET 7092 muß das Programm unterbrechen und zum Überspringen der Fehleranzeige zwingen.

				TITLE FINAL TEST PROCEDURE 9821 SYSTEM TEST	
				BY	DATE 12. August 1974
				APPROVED	SHEET NO 3 OF 5
LTR	PC	NO	APPR.	DATE	DWG. NO A-09821-95000-1
				SUPERSEDED	

1.5

Flußdiagramm

9821



X - Test No.

				TITLE FINAL TEST PROCEDURE 9821 SYSTEM TEST	
				BY	DATE 12. August 1974
				APPROVED	SHEET NO 4 OF 5
LTR	PC NO	APPR.	DATE	SUPERSEDED	DWG. NO A-09821-95000-1

- 1.6 TEST
- 1.6.1 Calculator ausschalten. Alle vier ET 7092 einstecken,
- 1.6.2 Calculator einschalten.
- 1.6.3 Programm einlesen: LDF EXECUTE
- 1.6.4 Programm starten: CSP "I/O" EXECUTE
- 1.6.5 Programm ende: TEST PASSED
wird angezeigt wenn Calculator in Ordnung ist.
Andernfalls angezeigte Fehlermeldung aufschreiben
und an Testtechniker weiterleiten.

Δ CSP "I/O", 0 EXEC

Fehler schreiben mit Ausdeutung

				TITLE FINAL TEST PROCEDURE 9821 SYSTEM TEST	
				BY	DATE 12. August 1974
				APPROVED	SHEET NO 5 OF 5
LTR	PC NO	APPR.	DATE	SUPERSEDED	DWG. NO A-09821-95000-1