

Logische Gleichungen

$$V1 = \dots + R1 \ Q5 \ \underline{Q8} + R2* \ \underline{Q5} \ Q8 \\ + V \ (\underline{S2} + \underline{Q9}) \ (Q5 \cdot Q8 + \underline{Q5} \cdot \underline{Q8})$$

$$\underline{V1} = (\underline{V1})$$

$$W* = W \ (Q5 \cdot Q8 + \underline{Q5} \cdot \underline{Q8})$$

$$\underline{W*} = (\underline{W*})$$

$$W1' = Vw' \ Q5 \ \underline{Q8} \ W + R1 \ (\underline{Q5} + Q8 + \underline{W})$$

$$W2' = Vw' \ \underline{Q5} \ Q8 \ W + R2* \ (Q5 + \underline{Q8} + \underline{W})$$

Dieses Exemplar wird bei Änderung
der Originalzeichnung nicht ersetzt
Ausgabe am: 17. April 1967

17. XI. 66
Zähl

X =	00	01	02	03	04	05	06	07	08	09
-----	----	----	----	----	----	----	----	----	----	----

Eurocomp
G m b H
ELEKTRONISCHE RECHENANLAGEN
Minden (Westf.)

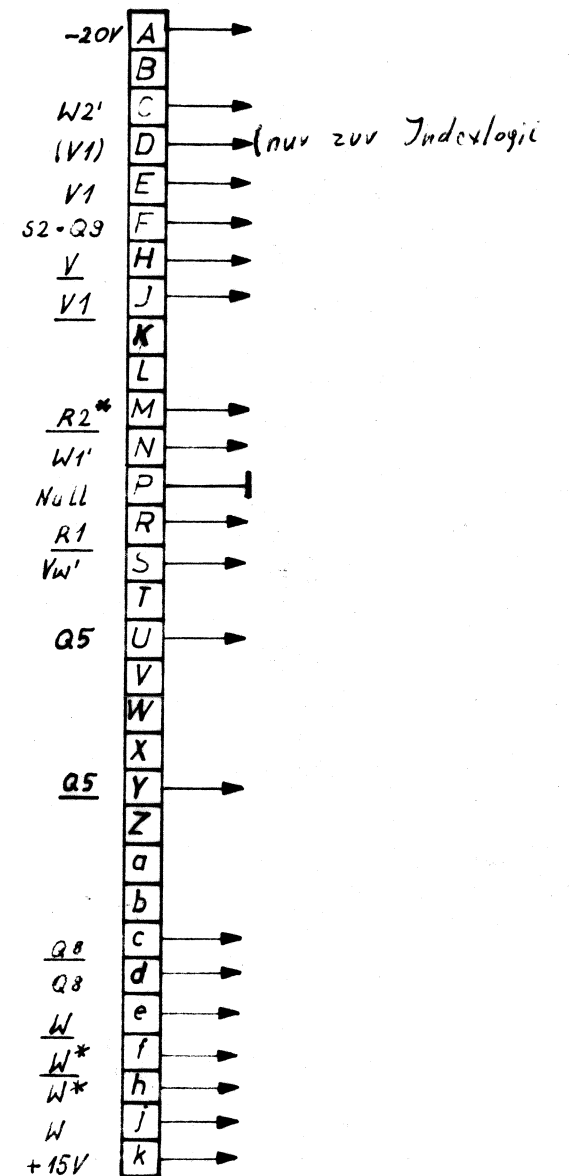
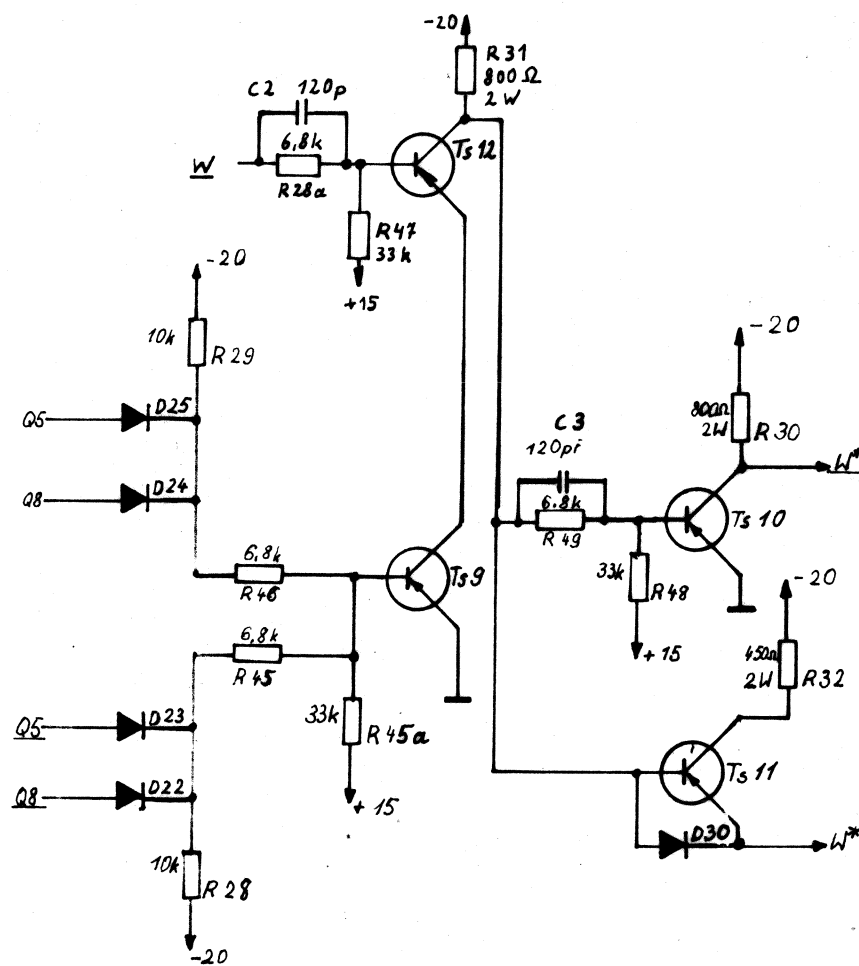
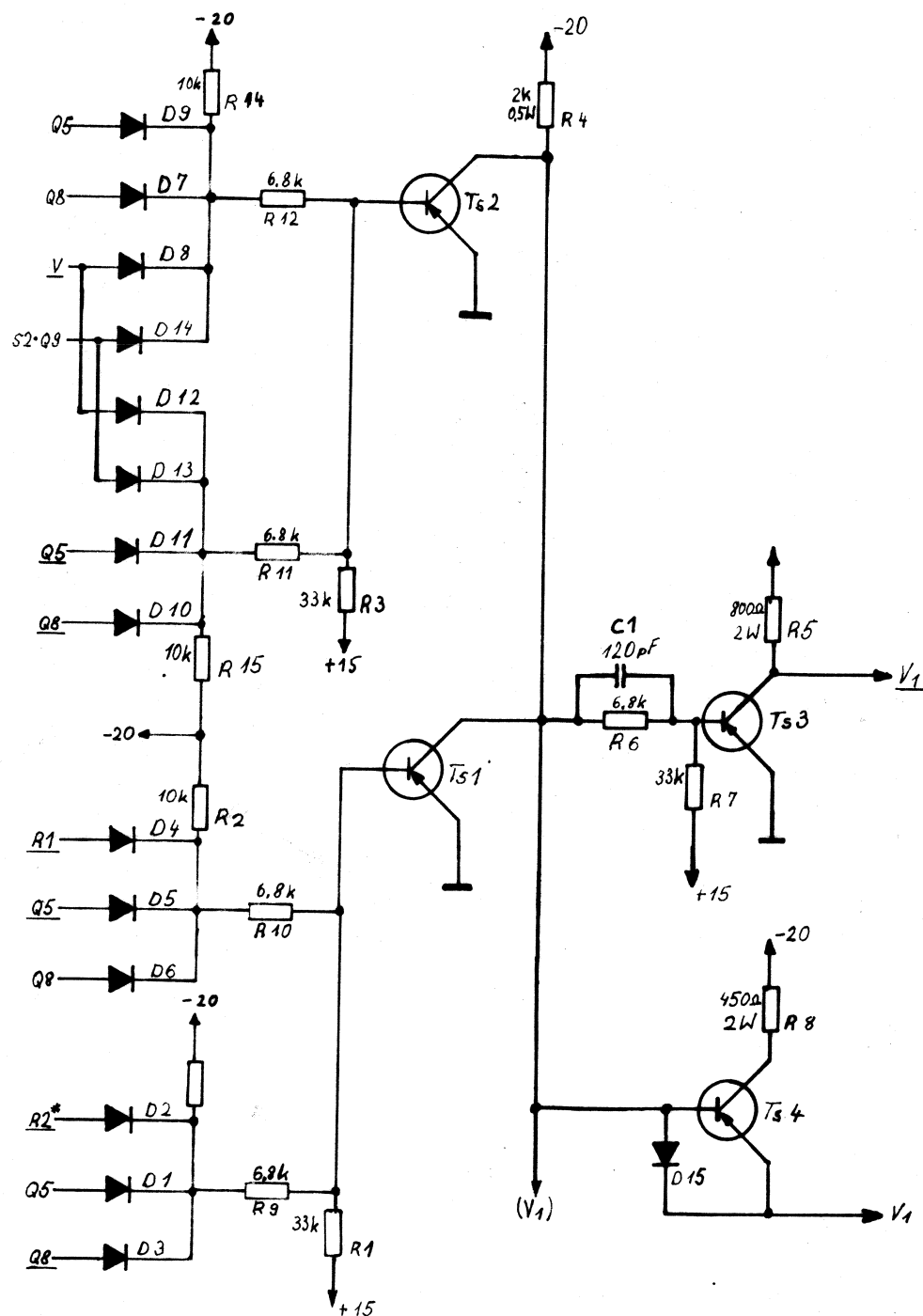
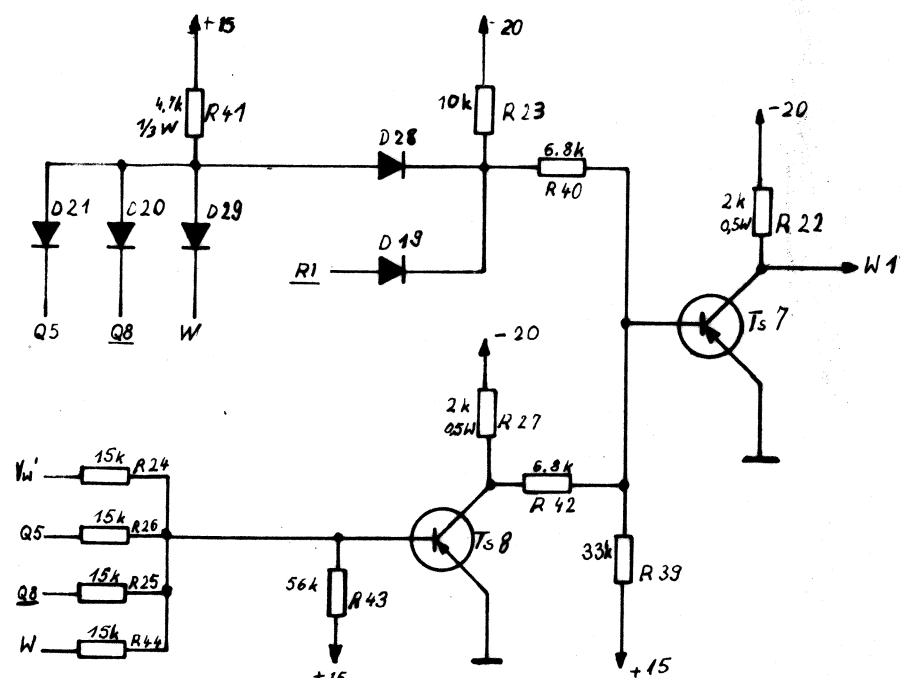
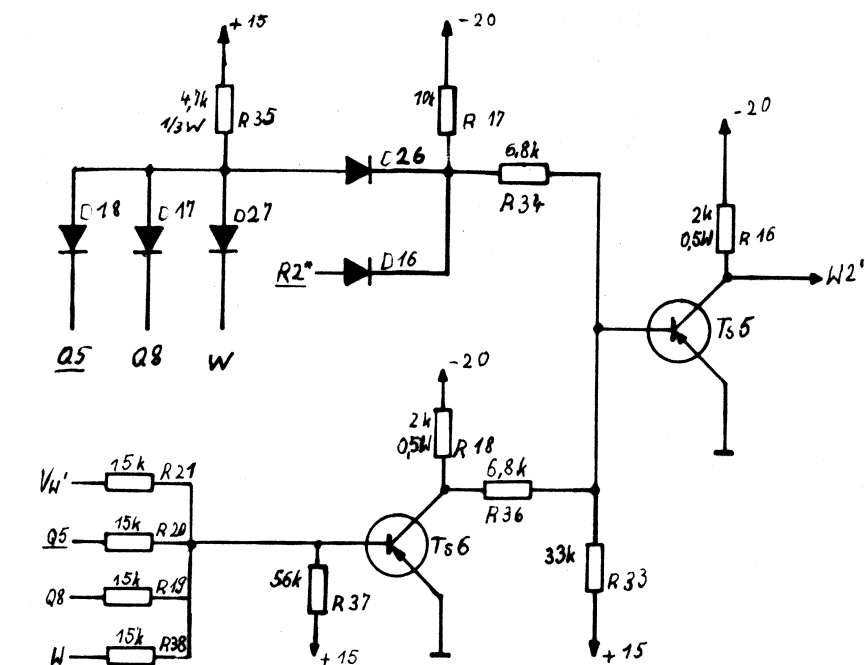
Datenblatt zu
Schnellspeicher-Logik 1

80792 Db1-X(4)

besteht aus 1 Bl. Blatt 1

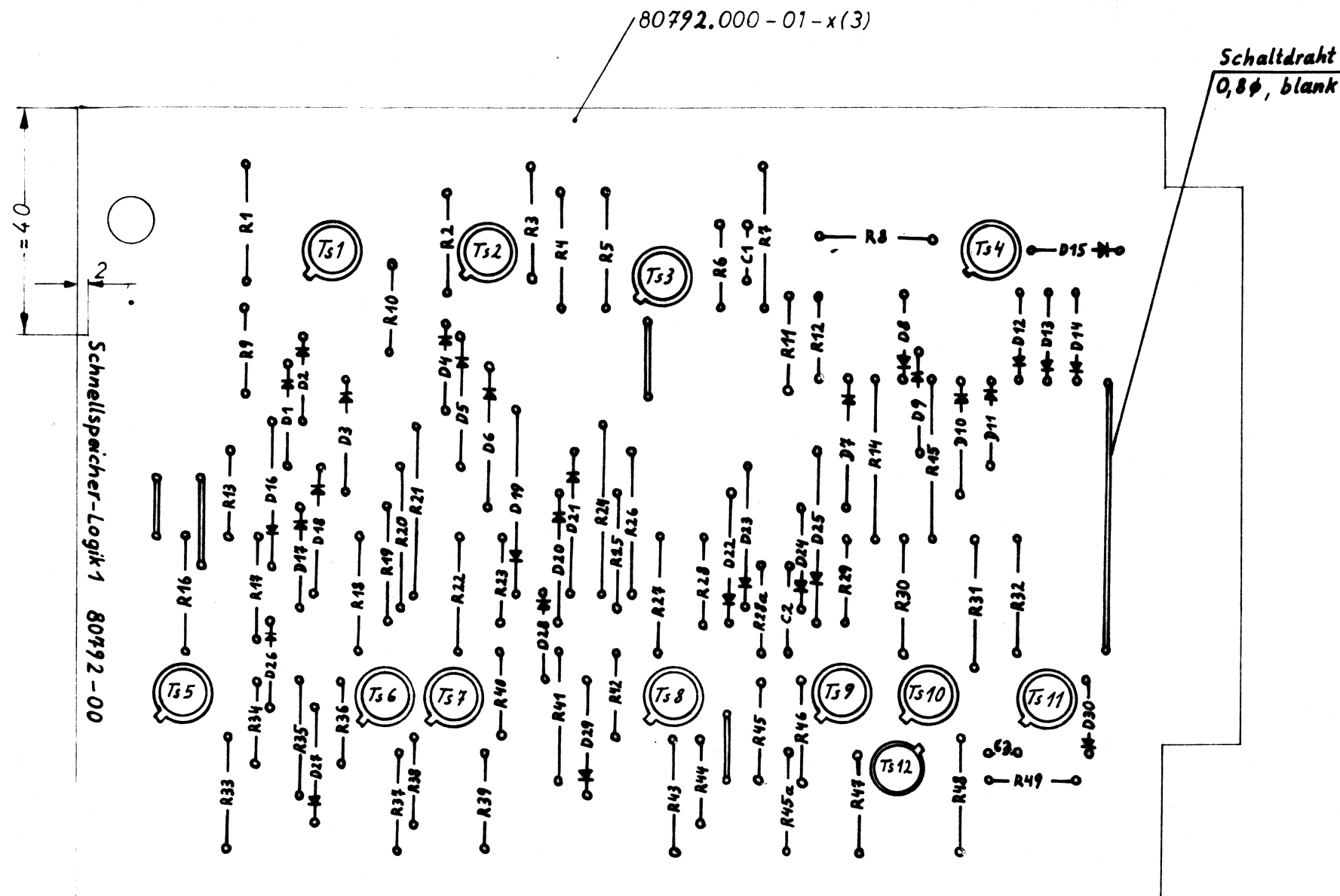
Dieses Exemplar wird bei Änderungen
der Originalzeichnung nicht mehr
ausgegeben am: 17. April 1967

17. April 1967



alle nicht gekennzeichneten Widerstände: 1/2 W
alle Transistoren: N 652
alle Dioden: 1N 4001

Datum 14.11.66	Änderung:	Auftrag:
Entw.	 G m b H ELEKTRONISCHE RECHENANLAGEN Minden (Westf.)	Zeichnung-Nr. 80792 Schem 1-X(3)
Gez.		Schnellspeicher Logik 1
Gepr. <i>z. B.</i>		



Widerstände

R	1	2	3	4	5	6	7	8	9	10
Ω	33k	10k	33k	2k	800	6,8k	33k	450	6,8k	6,8k
R	11	12	13	14	15	16	17	18	19	20
Ω	6,8k	6,8k	10k	10k	10k	2k	6,8k	2k	15k	15k
R	21	22	23	24	25	26	27	28	29	30
Ω	15k	2k	10k	15k	15k	15k	2k	10k	10k	800
R	31	32	33	34	35	36	37	38	39	40
Ω	800	450	33k	6,8k	4,7k	6,8k	56k	15k	33k	6,8k
R	41	42	43	44	45	46	47	48	49	50
Ω	4,7k	6,8k	56k	15k	6,8k	6,8k	33k	33k	6,8k	33k



Kondensatoren

C	1	2	3	4	5	6	7	8	9	10
F	120p	120p	120p							
C	11	12	13	14	15	16	17	18	19	20
F										

Ge-Transistor N 652 : Ts1....Ts12

Si-Diode 1N 916 : D1.....D 30

Typenbezeichnung mit wischfester
Stempelfarbe (schwarz) gestempelt.
Mittelschrift 3 DIN 1451

Die Transistornase liegt über der Nase des Distanzstücks.
Beim Montieren der Elektroteile ist zu beachten,
daß die techn. Daten lesbar sind.
Nach dem Bestücken Steckerbahnen mit Tesatur
abgedeckt, dann tauchgelötet.
Kolophonium mit Spiritus entfernt.
Leiterseite lötbar schutzlackiert.

Antiwärmescheibe
Best.Nr. 104 038
Assmann u. Söhne

weißer Ring = Kathode

Dieses Exemplar wird bei Änderungen
der Originalzeichnung nicht ersetzt!
Ausgabe am: 17. April 1967

X = 00 01 02 03 04 05 06 07 08 09

Datum 11. XI. 66	Änderung:	Auftrag:
Entw. [Signature]	Eurocomp G m b H ELEKTRONISCHE RECHENANLAGEN Minden (Westf.)	Zeichnung - Nr. 0798 853 (3) 80792 - x (3)
Gez.		Schnellspeicher-Logik 1
Gepr.		