

Logische Gleichungen

$$U' = T3 + S2 Q9 R1 V \underline{U}$$

$$\underline{U'} = U \underline{S2} + U S2 \underline{R1} \underline{V}$$

$$S6' = U \underline{S2} \underline{Q9}$$

$$\underline{S6'} = S6$$

$$Q9' = \underline{F} G S6 V$$

$$\underline{Q9'} = T3$$

$$V1 = \dots + Q9 \cdot S2 (U.\underline{V}.\underline{R1} + U.V.R1 + \underline{U}.\underline{V}.\underline{R1} + \underline{U}.\underline{V}.R1)$$

Bemerkungen:

Das Signal S6 markiert das Index-Bit.

Der Kollektorwiderstand für Ts2 und Ts3 [Signal (V1)] befindet sich auf der Karte Schnellspeicher-Logik 1, Z.Nr. 80792-X(3) (R4)

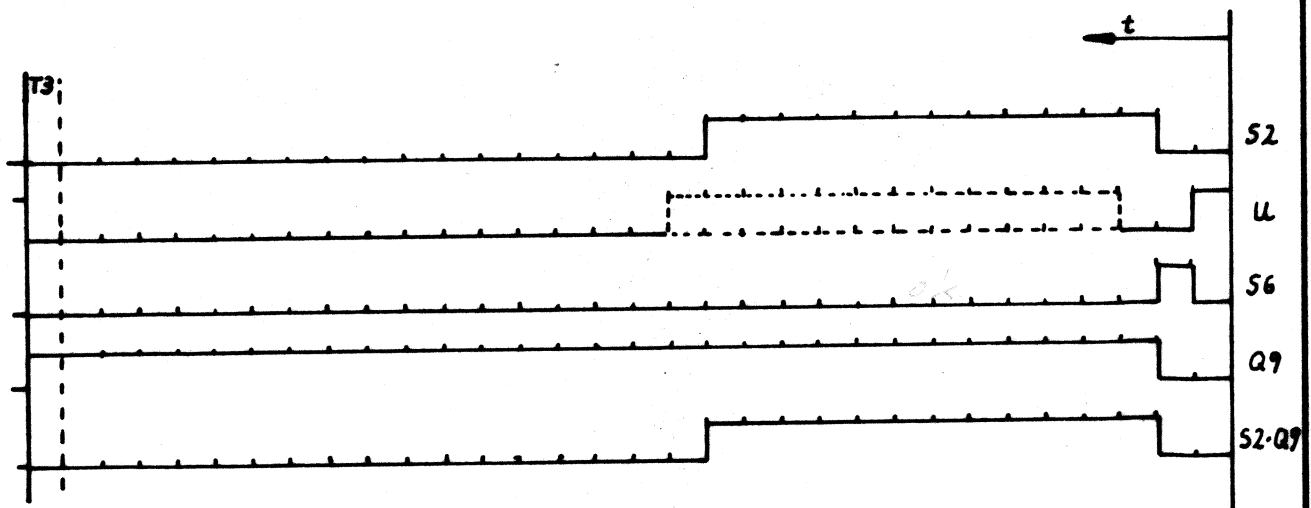
Die Karte Index-Logik 1, Z.Nr. 80816-X(3) wird mit der Karte 3fach-Flip-Flop 3, Z.Nr. 80791-X(3) betrieben.

Dabei entspricht Flip-Flop U dem Flip-Flop "X" auf 80791

Flip-Flop Q9 dem Flip-Flop "Y" auf 80791

und Flip-Flop S6 dem Flip-Flop "Z" auf 80791

Die Rücksetzer $\underline{S6'} = S6$ und $\underline{Q9'} = T3$ sind fest verdrahtet und treten auf der Karte Index-Logik 1 nicht auf. [siehe 88028.020 VP1-X(2)]



Dieses Exemplar wird bei Änderung
der Originalzeichnung nicht ersetzt
Ausgabe am: 17. April 1967

14. XI. 66
Zkl

Eurocomp
GmbH
ELEKTRONISCHE RECHENANLAGEN
Minden (Westf.)

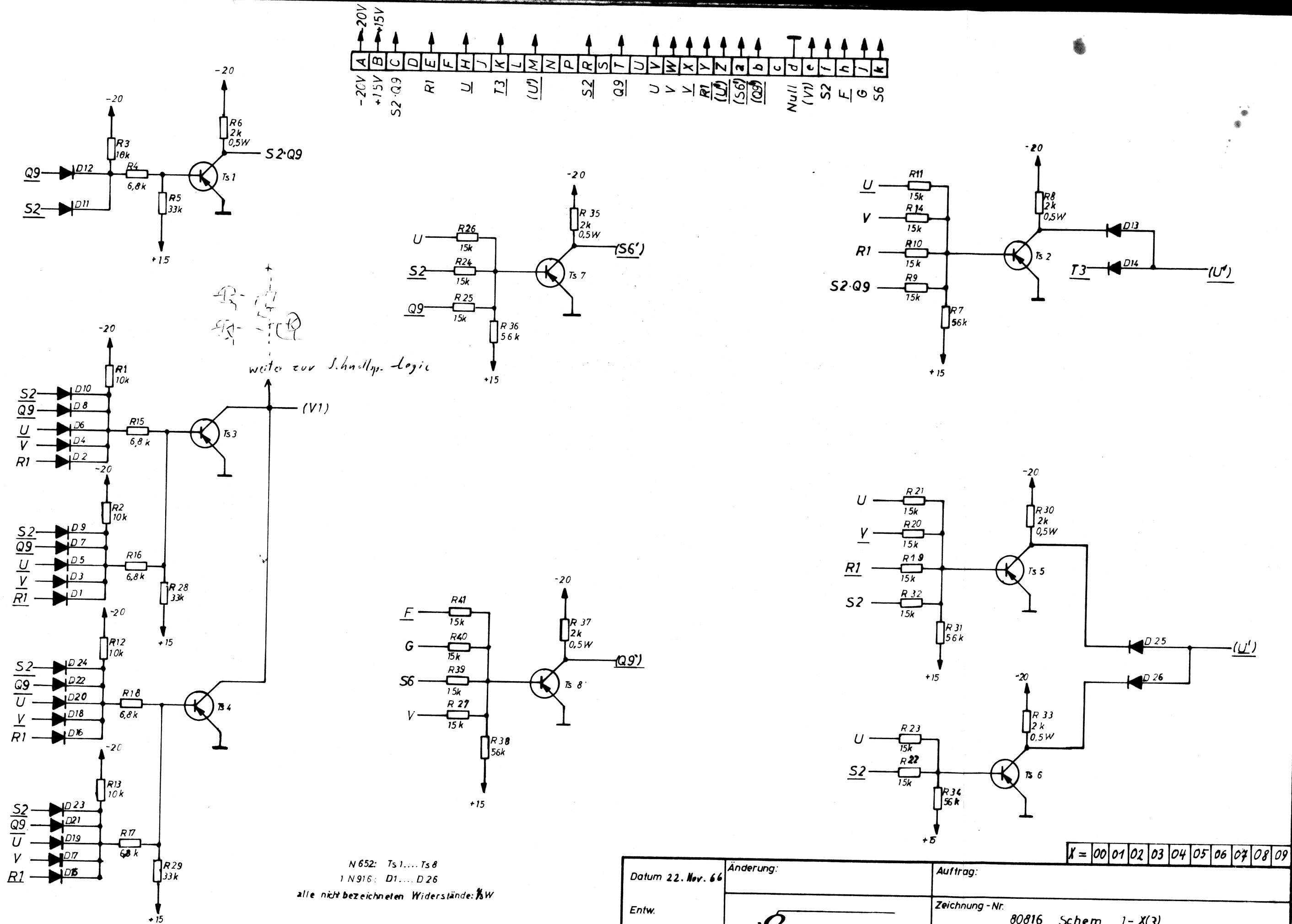
Datenblatt zu
Index-Logik 1

80816 Db1-X(4)

besteht aus 1 Bl. Blatt 1

X = 00 01 02 03 04 05 06 07 08 09

Dieses Exemplar wird bei Änderungen
der Originalzeichnung nicht ersetzt!
Ausgabe am: 17. April 1967



Datum 22. Nov. 66	Änderung:	Auftrag:
Entw.	 ELECTRONISCHE RECHENANLAGEN Minden (Westf.)	Zeichnung - Nr. 80816 Schem 1-X(3)
Gez. Günter		Index-Logik 1
Gepr. Jabel		

X = 00 01 02 03 04 05 06 07 08 09

17. April 1967

